

RELATÓRIO INDIVIDUAL DE TRABALHO – RIT

NOME DO PROFESSOR: Carlos Augusto de Moraes Cruz		
DEPARTAMENTO: Departamento de Eletrônica e Telecomunicações		
TITULAÇÃO: Mestre	CLASSE: Assistente	NÍVEL: 1
ANO DE INGRESSO: 2010		INSCRIÇÃO NO SIAPE: 2726047
REGIME DE TRABALHO: Dedicção Exclusiva		TURNO DE TRABALHO: Diurno
ANO: 2012		SEMESTRE: 1

1. ATIVIDADES DE ENSINO

1.1. Ministração de Aulas e Atendimento

Código	Disciplina	Nº. de Créd.	Turma	Previsão de Alunos	Nº. de Aulas Semanais	Nº. de Alunos
FTL 059	Eletrônica Analógica II	4	01	40	4	Não Informado
FTL 051	Lab. de Eletrônica Analógica II	2	01	40	2	18
FTE 075	Lab. de Eletrônica de Potência	2	01	40	2	Não Informado

Código	Disciplina	CHS	Créd.	Nº de Turma	Nº Horas de Atendimento	NAM	NAAP
FTL 059	Eletrônica Analógica II	4	4	01	4	22	18
FTL 051	Lab. de Eletrônica Analógica II	2	2	01	2	19	15
FTE 075	Lab. de Eletrônica de Potência	2	2	01	2	27	24
TOTAL (CHS+ATENDIMENTO)		16					

Legenda: CHS = carga horária semanal, Créd. = número de créditos, NAM = números de alunos matriculados, NAAP = número de alunos aprovados.

2. ATIVIDADES DE ADMINISTRAÇÃO

Ord	Cargo ou Função	Port./Data	Data	THS
1	Coordenador do Laboratório de Eletrônica Analógica	AGUARDANDO	2011	5
2	Coordenador do Laboratório de Eletrônica Digital	AGUARDANDO	2011	5
3	Membro do Núcleo Estruturante do Curso de Engenharia da Computação	006	2011	2
4	Membro do Núcleo Estruturante do Curso de Engenharia Elétrica	027	2011	2
TOTAL				14

Legenda: Ord. = ordem numérica; THS = total de horas semanais.

3. PARTICIPAÇÃO EM EVENTOS CIENTÍFICOS: CONGRESSOS, SIMPÓSIOS,...

Ord	Título	Início	Término
1	Participação e apresentação de artigo "Extended use of Pseudo-Flash Reset Technique for an Active Pixel with Logarithmic Compressed Response" no symposium SBCCI 2012 "Chip in Brasília", 25th Symposium on Integrated Circuits and Systems Design.	30/08/2012	02/09/2012

Legenda: Ord. = ordem numérica.

4. ATIVIDADES DE FORMAÇÃO

Ord	Especificação da Atividade	Início	Término	THS
1	Doutorado em Engenharia Elétrica (DINTER UFMG-IFAM)	10/2010	10/2014	6

Legenda: Ord. = ordem numérica; THS = total de horas semanais.

5. OUTRAS ATIVIDADES

Ord	Atividade	Início	Término	THS
1	Orientador de Monitoria de Disciplina FTL051- LABORATORIO DE ELETRONICA ANALOGICA II Aluno: ALEXANDRE KENNEDY PINHO SOUZA Matricula: 20810041	03/2012	10/2012	2
2	Orientador de Monitoria de Disciplina FTL051- LABORATORIO DE ELETRONICA ANALOGICA I Aluno: ISRAEL DE LIMA MARINHO Matricula: 20902391	03/2012	10/2012	2
TOTAL				4

Legenda: Ord. = ordem numérica; THS = total de horas semanais.

7. OBSERVAÇÕES

Especificação da Atividade
PUBLICAÇÕES: DE MORAES CRUZ, CARLOS A.; Marinho, Israel L.; de Lima Monteiro, Davies W. "Extended use of Pseudo-Flash Reset Technique for an Active Pixel with Logarithmic Compressed Response". In 25th Symposium on Integrated Circuits and Systems Design (SBCCI), Brasília, 30/AUG-02/SEP, 2012. DOI: 10.1109/SBCCI.2012.6344425.

DATA: 29/11/2012

APROVADO EM: 10/12/12


Assinatura do(a) Professor(a)


Chefe do Departamento